FHTW

Amtliches Mitteilungsblatt

Nr. 10/99

Inhalt | Seite

Änderung der Studienordnung 127
für den Studiengang Mikrosystemtechnik
am Fachbereich Ingenieurwissenschaften I der FHTW

Fachhochschule
für Technik
und Wirtschaft
Berlin

Herausgeber: Der Präsident
der FHTW Berlin
Treskowallee 8
10318 Berlin

Redaktion: Öffentlichkeitsarbeit
Telefon: 5019-2443
Telefax: 5019-2250

03.03.1999

Fachhochschule für Technik und Wirtschaft Berlin

Änderung der Studienordnung

für den Studiengang

Mikrosystemtechnik

Aufgrund von §71 Abs. 1 des Gesetzes über die Hochschulen im Land Berlin (Berliner Hochschulgesetz - BerlHG) in der Fassung der Bekanntmachung vom 05. Oktober 1995 (GVBL.S.727), zuletzt geändert durch Gesetz vom 19. Dezember 1997 (GVBl.S.686), ändert der Fachbereichsrat des Fachbereiches Ingenieurwissenschaften I der FHTW Berlin am 1.10.1998 die Studienordnung für den Studiengang Mikrosystemtechnik vom 15. Juni 1994 (Amtliches Mitteilungsblatt der FHTW Berlin Nr. 33/1995 vom 15. September 1995) wie folgt:*

I. Geltungsbereich

Diese Änderung wird für alle Studierende wirksam, die nach o.g. Studienordnung und damit vor dem 1.4.1998 immatrikuliert wurden. Davon betroffen sind nicht die Studierenden, welche ausnahmsweise in die nachfolgende Studienordnung übernommen wurden.

II. Anlage 1 zur Studienordnung des Studienganges Mikrosystemtechnik
Studienplan für den Studiengang Mikrosystemtechnik
Änderung der Stundenverteilung im 6. und 7. Semester

Lfd.-Nr. 16 Studienfach Fertigungsverfahren der Mikrosystemtechnik
bislang 4 SWS Labor im 6. Studiensemester,
zukünftig 1 SWS Labor im 6. Studiensemester und 3 SWS Labor
im 7. Studiensemester (siehe auch Anlage).

Lfd.-Nr. 20 Studienfach Systementwurf
bislang 4 SWS Labor im 7. Studiensemester,
zukünftig 2+2 SWS Labor im 6. Studiensemester und 2 SWS Labor
im 7. Studiensemester (siehe auch Anlage).

III.
Diese Ordnung wurde der Senatsverwaltung für Wissenschaft und Forschung und Kultur angezeigt und tritt am Tage nach ihrer Veröffentlichung im Amtlichen Mitteilungsblatt der FHTW Berlin in Kraft.

---

*Der Senatsverwaltung für Wissenschaft, Forschung und Kultur angezeigt am 21.01.1999.

Anlage 1 zur Studienordnung für den Studiengang Mikrosystemtechnik

Studienplan für den Studiengang Mikrosystemtechnik (Änderung vom 22.04.1998; gültig ab SS 98)

	Studienfach	**Art der LV**		**Wochenstunden im Semester**							
				Grundstudium			**Hauptstudium**				
		V/Ü	**P/WP**	**1**	**2**	**3**	**4**	**5**	**6**	**7**	**8**
1	Mathematik	V	P	6	4	2		P			D
2	Grundlagen der Informatik/CAE	V	P	2				R			I
	Labor	Ü	P	2	2	2					
3	Physik	V	P	4	4			A			P
	Labor	Ü	P		2						
4	Physikalische Chemie	V	P	2	2			X			L
	Labor	Ü	P			2					
5	Elektrotechnik/Elektronik	V	P	4	4			I			O
	Labor	Ü	P		2	2					
6	Meßtechnik	V	Ü	2				S			M
	Labor	Ü	P		2						
7	Werkstofftechnik	V	P	4	2			S			S
	Labor	Ü	P			2					
8	Technische Mechanik	V	P	2	2			E			E
9	Fertigungstechnik	V	P	2				M			M
	Labor	Ü	Ü		2						
10	Grundlagen der Mikrosystem-technik	V	P			4		E			E
	Allgemeinwissenschaftliches Ergänzungsstudium										
11	Fremdsprache	Ü	WP1		4	4		S			S
12	Allgemeinwissenschaftliches Ergänzungsfach	V	WP2	2		2 +2		T			T
13	Betriebswirtschaft	V	WP3				2		2		
14	Betriebsorganisation	V	WP3							2	
15	Werkstoffe der Mikrosystemtechnik	V	P			4		E			E
	Labor	Ü	P				2				
16	Fertigungsverfahren der Mikrosystemtechnik	V	P				4	R			R
	Labor	Ü	P						1	3	

17	Konstruktion Übung	V Ü	P P			2	4		 2		
18	Mikrosensorik/Mikroaktorik	V					4				
19	Mikroelektronik/Mikrooptik	V	P				4				

	Studienfach	**Art der LV**		**Wochenstunden im Semester**							
				Grundstudium			**Hauptstudium**				
		V/Ü	**P/WP**	**1**	**2**	**3**	**4**	**5**	**6**	**7**	**8**
20	Systementwurf	V	P				2		2		
	Labor	Ü	P						2+2	2	
21	Mikrotechnik - Labor	Ü	P						4		
22	Aufbau- und Verbindungstechnik	V	P						2		
	Labor	Ü	P							2	
23	Prüftechnik/Qualitätssicherung	V	P				2		4		
	Labor	Ü	P							4	
24	Regelungssysteme/ Signalverarbeitung	V	P				2		2		
25	Fertigungsplanung/ Prozeßgestaltung	V	P					2			
26	Umweltschutz/Recycling	V	P					2			
27	Auswertung von Erfahrungen am Arbeitsplatz	S	P					2			
28	Diplomandenseminar	S	P							2	
29	Schaltungsträger für Mikrosysteme	V	WP						2		
30	ASIC-Entwurf	V	WP							2	
31	Mikrorechentechnik	V	WP						2	2	
32	Systemintegration	V	WP							2	
33	Feinstrukturanalyse	V	WP							2	
34	Innovationsmanagement	V	WP							2	
35	Analogiesysteme	V	WP							2	
Summe der Studienfächer				**32**	**32**	**28**	**26**	**6**	**25**	**21**	

Erläuterungen

V = Vorlesung
Ü = Übung
P = Pflichtfach
S = Seminar
WP1 = Aus dem Angebot ist eine Fremdsprache zu belegen.
Katalog der Fremdsprachen: Englisch, Russisch, Französisch
WP2 = Aus dem Angebot der Wahlpflichtfächer des FB 5
WP3 = Für die Wahl der Fremdsprachenausbildung nach Variante II (20SWh) entfallen die Lehrgebiete „Betriebswirtschaft“ und „Betriebsorganisation“.